

OVERENI PREVOD SA ENGLESKOG JEZIKA



SERTIFIKAT

Registarski broj sertifikata: G3.2005.387.2.A4

Nosilac sertifikata: Mikroelektronika A.D.

Obeležje proizvoda: MEM600,

Verzija hardvera: 982312, Verzija firmvera: 5.0

Datum sertifikacije: 6. maj 2020. godine

Ovaj sertifikat pokazuje da je gore navedeni proizvod uspešno prošao ispitivanje za sertifikaciju u smislu referentne specifikacije ITU G.9903 (08-2017). Sertifikat važi i za opcionalni koherentni režim rada G3-PLC protokola.

Sertifikat se odnosi na sertifikacioni profil u CENELEC A opsegu, a uređaj je konfigurisan kao PAN-uređaj.

Ispitivanja su sprovedena kao što je navedeno u izveštaju o ispitivanju datom u nastavku. Ovaj sertifikat se izdaje na osnovu ispitivanja koja je sprovedla Laboratoire des Applications Numériques (LAN) u Toksiniji, Francuska, u aprilu 2020. Rezultati i napomene se nalaze u kompletnom izveštaju o ispitivanju.

Primenjena ispitivanja	Izvršio	Dokazni dokument
Ispitivanje usklađenosti, interoperabilnosti i performansi prema specifikaciji ispitivanja navedenoj u izveštaju o ispitivanju	Laboratoire des Applications Numériques (LAN)	LAN19AF0106

Ispitivani uređaj je G3-PLC CENELEC A monofazno brojilo. Brojilo je opremljeno G3-PLC sertifikovanom platformom SMG-EV51-A1-EV8000 sa sertifikatom br. G3.2002.374.1.A4. Izjava o usklađenosti implementacije protokola iz Aneksa sadrži PICS koja se odnosi na performanse proizvoda i predstavlja sastavni deo ovog sertifikata. Ovaj sertifikat važi od 6. maja 2020. godine.

Sertifikat se odnosi samo na gore opisani proizvod i dozvoljava korišćenje G3-PLC™ logotipa na način utvrđen ugovorom o licenci za G3-PLC logotip.

Sertifikat ne podrazumeva ocenjivanje proizvodnje. On se ne sme označavati ni koristiti kao garancija o kvalitetu proizvoda koji sadrži G3-PLC. Isključena je odgovornost Saveza i laboratorije za ispitivanje ili bilo kog njenog zastupnika za štetu ili gubitke koje pretrpi sertifikovana kompanija.

U Parizu, 6. maja 2020.

Za G3-PLC Alliance:

(Potpis)
Marc Delandre
Predsednik

(Potpis)
Madeleine Francillard
Predsednik programa sertifikacije

G3-PLC
Alliance

Verodostojnost sertifikata se može proveriti na: <http://www.g3-plc.com/certified-products-platforms/>





Aneks 1: Izjava o usklađenosti implementacije protokola (PICS)

Izjava o implementaciji funkcije

Naziv	Vrednost	Opis
BAND_PLAN	CENELEC A	Navesti koji plan opsega uređaj podržava
FEATURE_PAN_COORDINATOR	NETAČNO	Navesti da li je uređaj PAN-koordinator (tačno) ili običan uređaj (netačno)
FEATURE_COHERENT_MODULATION	TAČNO	Navesti da li je podržana koherentna modulacija
FEATURE_EAP_SERVER	NETAČNO	Navesti da li DUT (uređaj pod testiranjem) primenjuje EAP-PASK server Navesti samo ako je FEATURE_PAN_COORDINATOR = tačno
FEATURE_D8PSK_MODULATION	TAČNO	tačno/netačno
FEATURE_ROUTING	TAČNO	Navesti da li IUT implementira rutiranje
FEATURE_SECURITY	F1	Navesti vrstu bezbednosti koju uređaj koristi. Moguće vrednosti su: F1, F2.
FEATURE_ACTIVE_SCAN	TAČNO	Navesti da li IUT vrši proces aktivnog skeniranja nakon uključivanja.
FEATURE_PREAMBLE_COEXISTENCE_MECHANISM	NETAČNO	Navesti da li IUT koristi mehanizam zasnovan na koegzistenciji početnih nizova.

(nečitki inicijali)



Aneks 2: Izjava o usklađenosti implementacije protokola (PICS)

PICS koja se odnosi na performanse proizvoda (1/2)

Ispitani uređaj je G3-PLC CENELEC A monofazno brojilo.

Ispitivanje je izvršeno na 1 fazi.

Radni napon koji je primjenjen prilikom ispitivanja za sertifikaciju je 230V/50Hz.

Naziv	Vrednost	Jedinica	Opis
PHY_001_SIGNAL_LEVEL	87	dB μ V	Navesti nivo signala koji može da se unese u opseg, na LISN od 2 oma
PHY_002_SIGNAL_LEVEL	100	dB μ V	Navesti nivo signala koji može da se unese u opseg, na CISPR16-1 LISN
PHY_003_SNR_ROBO_D	0,9	dB	SNR nivo bele buke koji podržava FER < 5% za ROBO modulaciju u diferencijalnom režimu rada.
PHY_003_SNR_DBPSK	2,5	dB	SNR nivo bele buke koji podržava FER < 5% za DBPSK modulaciju u diferencijalnom režimu rada.
PHY_003_SNR_DQPSK	5,7	dB	SNR nivo bele buke koji podržava FER < 5% za DQPSK modulaciju u diferencijalnom režimu rada.
PHY_003_SNR_D8PSK	10,1	dB	SNR nivo bele buke koji podržava FER < 5% za D8PSK modulaciju u diferencijalnom režimu rada.
PHY_003_SNR_ROBO_C	-0,9	dB	SNR nivo bele buke koji podržava FER < 5% za ROBO modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_003_SNR_BPSK	0,7	dB	SNR nivo bele buke koji podržava FER < 5% za BPSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_003_SNR_QPSK	3,9	dB	SNR nivo bele buke koji podržava FER < 5% za QPSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_003_SNR_8PSK	7,8	dB	SNR nivo bele buke koji podržava FER < 5% za 8PSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_005_NOISE_DURATION_RO_D	3900	μ s	Trajanje impulsivne buke koji podržava FER < 5% za ROBO modulaciju u diferencijalnom režimu rada.

(nečitki inicijali)

Registarski broj sertifikata: G3.2005.387.2.A4

str. 2 od 6





Aneks 2: Izjava o usklađenosti implementacije protokola (PICS)

PICS koja se odnosi na performanse proizvoda (2/2)

Naziv	Vrednost	Jedinica	Opis
PHY_005_NOISE_DURATION_DBPSK	1500	μs	Trajanje impulsivne buke koji podržava FER < 5% za DBPSK modulaciju u diferencijalnom režimu rada.
PHY_005_NOISE_DURATION_DQPSK	1100	μs	Trajanje impulsivne buke koji podržava FER < 5% za DQPSK modulaciju u diferencijalnom režimu rada.
PHY_005_NOISE_DURATION_D8PSK	250	μs	Trajanje impulsivne buke koji podržava FER < 5% za D8PSK modulaciju u diferencijalnom režimu rada.
PHY_005_NOISE_DURATION_ROBO_C	4000	μs	Trajanje impulsivne buke koji podržava FER < 5% za ROBO modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_005_NOISE_DURATION_BPSK	2700	μs	Trajanje impulsivne buke koji podržava FER < 5% za BPSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_005_NOISE_DURATION_QPSK	1700	μs	Trajanje impulsivne buke koji podržava FER < 5% za QPSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_005_NOISE_DURATION_8PSK	1000	μs	Trajanje impulsivne buke koji podržava FER < 5% za 8PSK modulaciju u koherentnom režimu rada. Primeniti samo ukoliko je vrednost FEATURE_COHERENT_MODULATION tačna.
PHY_007_SNR	-3,6	dB	Navesti SNR nivo koji DUT podržava tako da je PHY zaglavje (FCH) ispravno dekodirano (sa manje od 10% gubitka)
PHY_008_SIGNAL_LEVEL	45	dB μ V	Navesti nivo signala frejma koji DUT može ispravno da primi (uz FER <10%)
PHY_009_LQI_MIN_RANGE	40	-	Niža vrednost LQI treba da se ispita tokom PHY_009 ispitivanja
PHY_009_LQI_MAX_RANGE	100	-	Viša vrednost LQI treba da se ispita tokom PHY_009 ispitivanja
BOOTSTRAP_001_DURATION	67	ms	Vreme u kome je DUT-u potrebno da odgovori na poruke tokom podizanja sistema EAP-PSK#1 i #3. Primeniti samo ukoliko je FEATURE_DEVICE_TYPE= PAN-uredaj
BOOTSTRAP_002_DURATION	nije primenljivo	ms	Vreme u kome je DUT-u potrebno da odgovori na pridružene poruke tokom podizanja sistema EAP-PSK #2 i #4. Primeniti samo ukoliko je vrednost FEATURE_EAP_SERVER tačna
BOOTSTRAP_003_DURATION	71	ms	Vreme u kome je DUT-u potrebno da odgovori na poruke tokom podizanja sistema. Primeniti samo ukoliko je vrednost FEATURE_DEVICE_TYPE= PAN-uredaj



OVERENI PREVOD SA ENGLESKOG JEZIKA

			TYPE = PAN-uredaj
TONE_MAP_001_FER	0	%	Vreme prikaza greške na ekranu koja se može očekivati prilikom primene konfiguracije tonskog mapiranja DUT-a
TONE_MAP_002_DATARATE_1	3800	bits/s	Brzina protoka podataka koja se može očekivati prilikom primene konfiguracije tonskog mapiranja DUT-a u situaciji #1
TONE_MAP_002_DATARATE_2	1700	bits/s	Brzina protoka podataka koja se može očekivati prilikom primene konfiguracije tonskog mapiranja DUT-a u situaciji #2
TONE_MAP_002_DATARATE_3	3200	bits/s	Brzina protoka podataka koja se može očekivati prilikom primene konfiguracije tonskog mapiranja DUT-a u situaciji #3
TONE_MAP_002_DATARATE_4	4000	bits/s	Brzina protoka podataka koja se može očekivati prilikom primene konfiguracije tonskog mapiranja DUT-a u situaciji #4
MESH_ROUTING_001_DURATION	122	ms	Vreme u kojem je DUT-u potrebno da prosledi frejmove sa kratkim mrežno usmerenim podacima
MESH_ROUTING_002_DURATION	121	ms	Vreme u kojem je DUT-u potrebno da prosledi frejmove sa kratkim mrežno usmerenim podacima

(nečitki inicijali)

Registarski broj sertifikata: G3.2005.387.2.A4

str. 4 od 6





Aneks 3: Kopija naslovne strane izveštaja o ispitivanju



Izveštaj o ispitivanju za sertifikaciju G3-PLC
Mikroelektronika MEM600 HW:982312 FW: 5.0

LAN19AF0106 Ed.01 4. maj 2020. str. 1/45



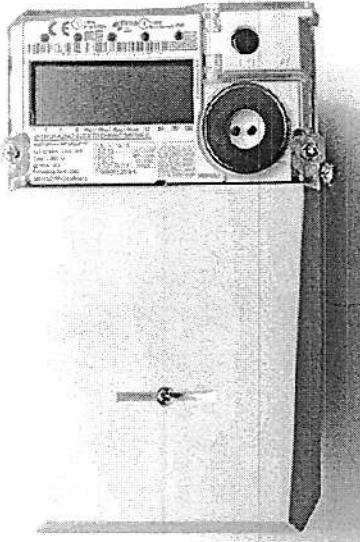
Sertifikacija proizvoda G3-PLC Izveštaj o ispitivanju

Prodavac: Mikroelektronika A.D.
Model: MEM600
Serijski broj: 12000123
Verzija hardvera: 982312
Verzija firmvera: 5.0

Br. izveštaja o ispitivanju: TR_LAN19AF0106 Ed.01
Datum: 4. maj 2020.
Specifikacija CONF ispitivanja: verzija 0.30. 03.12.2018.
Grupa CONF ispitivanja: verzija 2.9.p1. 09.2019.
Specifikacija IOT ispitivanja: verzija 0.13. 28.12.2018.
Grupa IOT ispitivanja: verzija 2.6.p1. 09.2019.
Specifikacija PERF ispitivanja: verzija 0.27. 05.03.2019.
Grupa PERF ispitivanja: verzija 2.9.p1. 09.2019.

Alat za ispitivanje: verzija 2.3.
Modem za ispitivanje: verzija 2.0
Procedure ispitivanja za sertifikaciju: verzija 1.14. 21.09.2019.

Profil sertifikacije A (CENELEC A)
Funkcija brojilo
Ukupna ocena PROLAZNA



Inicirao	Datum	Opis izmene	Izdanje
Omar DIOUF	30. april 2020.	novi dokument	00
Omar DIOUF	4. maj 2020.	ažurirano LQI MIN RANGE PICS	01
Realizovao		Kontrolisao	Odobrio
Ime	Omar DIOUF	Vincent BUCHOUX	Thierry DOLIGEZ
Datum	4. maj 2020.	4. maj 2020.	4. maj 2020.
Potpis	(Potpis)	(Potpis)	(Potpis)

(nečitki inicijali)

Ovaj važeći izveštaj i rezultati ispitivanja koji se na njemu nalaze dati su isključivo u informacione svrhe i nijedno treće lice ne treba da se oslanja na njih ni iz kakvog razloga.

Ovaj izveštaj sadrži ocenu uredaja koja je sprovedena na uzorcima koji su dostavljeni laboratoriji. Rezultati u ovom izveštaju odnose se isključivo na testirane artikele i dobijeni su u periodu između dobijanja uzorka i izdavanja izveštaja. Moramo napomenuti da tehničke modifikacije hardvera i softvera uredaja mogu da utiču na rezultate koji se nalaze u ovom dokumentu.

Registarski broj sertifikata: G3.2005.387.2.A4





Aneks 4:
Dodatni podaci o platformi na kojoj se proizvod zasniva

Naziv modela platforme na kojoj se proizvod zasniva:	SMG-EV54-A1-EV8000
Broj sertifikata platforme G3-PLC:	G3.2002.374.1.A4
Tačan broj dela svih čipova koji koriste G3-PLC stek u sertifikovanoj platformi:	EV8000ILPT
Kako funkcioniše svaki deo: niži MAC (ukl. CSMA/CA) ili PHY ili drugi delovi steka:	PHY, MAC i 6LowPAN
Hardverska verzija čipa:	EV8000
Softverska verzija čipa:	5.0
Interna frekvencija procesora:	240 MHz

(nečitki inicijali)

Registarski broj sertifikata: G3.2005.387.2.A4

.....kraj prevoda.....



OVERENI PREVOD SA ENGLESKOG JEZIKA

Ja, dole potpisani sudski prevodilac, postavljen rešenjem Ministarstva pravde Republike Srbije br. 740-06-968/2000-04 od 12.4.2000, ovim potvrđujem da je ovaj prevod na srpski jezik u potpunosti veran originalu dokumenta na engleskom jeziku. Moje nameštenje traje neograničeno.

U Beogradu, 8. maja 2020.

Br. 2465/2020





CERTIFIED

CEN A

C E R T I F I C A T E

Certificate registration number: G3.2005.387.2.A4

Certificate holder: Mikroelektronika A.D.

Product designation: MEM600,
Hardware version 982312, Firmware version 5.0Certification date: May 6th, 2020

This certificate indicates the above mentioned product successfully completed certification testing with regards to the reference specification ITU G.9903 (08-2017). The optional feature coherent mode of the G3-PLC protocol is also covered by this certification.

The certificate applies to certification profile CENELEC A and the device was configured as a PAN-Device.

Test cases have been performed as described in the test report referred to below. This certificate is granted on account of tests conducted by Laboratoire des Applications Numériques (LAN) in Tauxigny, France in April 2020. The results and remarks can be found in the complete test report.

Applied tests	Performed by	Document evidence
Conformance, interoperability and performance testing according to the test specification referenced by the test report	Laboratoire des Applications Numériques (LAN)	LAN19AF0106

The device tested is a G3-PLC CENELEC A 1-phase meter. The meter is equipped with the G3-PLC certified platform SMG-EV51-A1-EV8000 with certificate no. G3.2002.374.1.A4. The Protocol Implementation Conformance Statement in the Annex includes the PICS related to performance and is an integral part of this certificate. This certificate is valid from May 6th, 2020.

The certificate is only applicable to the product described above and permits the use of the G3-PLC™ logo as laid down in the G3-PLC logo license agreement.

This certificate does not imply assessment of the production. This certificate shall not be defined, or used as a guarantee covering quality of a product which includes G3-PLC. The liability of the Alliance and the test laboratory or any of her representatives is excluded for any damages or losses of the certified company.

Paris, May 6th, 2020

For the G3-PLC Alliance:

Marc-Delandre
Chairman

Madeleine Francillard
Chair Certification Program

G3-PLC
Alliance

Authenticity of this certificate can be verified at <http://www.g3-plc.com/certified-products-platforms/>

Page 1 of 6



Annex 1: Protocol Implementation Conformance Statement (PICS)

Feature implementation statement

Name	Value	Description
BAND_PLAN	CENELEC A	Indicate the band-plan supported by the device.
FEATURE_PAN_COORDINATOR	FALSE	Indicate if the device is a PAN-Coordinator (true) or a normal device (false).
FEATURE_COHERENT_MODULATION	TRUE	Indicate if coherent modulation is supported.
FEATURE_EAP_SERVER	FALSE	Indicate if an EAP-PASK server is implemented by the DUT. Apply only if FEATURE_PAN_COORDINATOR = true.
FEATURE_D8PSK_MODULATION	TRUE	True / False
FEATURE_ROUTING	TRUE	Indicate if the routing is implemented by the IUT.
FEATURE_SECURITY	F1	Indicate the security implemented by the device. Possible values are: F1, F2.
FEATURE_ACTIVE_SCAN	TRUE	Indicate if the active scan process is done by the IUT after power-up.
FEATURE_PREAMBLE_COEXISTENCE_MECHANISM	FALSE	Indicate if the preamble-based coexistence mechanism is used by the IUT.

Annex 2: Protocol Implementation Conformance Statement (PICS)

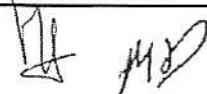
PICS related to performance (1/2)

The device tested is a G3-PLC CENELEC A 1-phase meter.

Testing was performed on phase 1.

Operating voltage applied for certification testing was 230V/50Hz.

Name	Value	Unit	Description
PHY_001_SIGNAL_LEVEL	87	dB μ V	Indicate the signal level that can be injected in the band, on a 2 Ohms LISN
PHY_002_SIGNAL_LEVEL	100	dB μ V	Indicate the signal level that can be injected in the band, on a CISPR16-1 LISN
PHY_003_SNR_ROBO_D	0.9	dB	SNR level of white noise that can be supported with a FER < 5% for ROBO modulation in differential mode.
PHY_003_SNR_DBPSK	2.5	dB	SNR level of white noise that can be supported with a FER < 5% for DBPSK modulation in differential mode.
PHY_003_SNR_DQPSK	5.7	dB	SNR level of white noise that can be supported with a FER < 5% for DQPSK modulation in differential mode.
PHY_003_SNR_D8PSK	10.1	dB	SNR level of white noise that can be supported with a FER < 5% for D8PSK modulation in differential mode.
PHY_003_SNR_ROBO_C	-0.9	dB	SNR level of white noise that can be supported with a FER < 5% for ROBO modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_003_SNR_BPSK	0.7	dB	SNR level of white noise that can be supported with a FER < 5% for BPSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_003_SNR_QPSK	3.9	dB	SNR level of white noise that can be supported with a FER < 5% for QPSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_003_SNR_8PSK	7.8	dB	SNR level of white noise that can be supported with a FER < 5% for 8PSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_005_NOISE_DURATION_ROB_O_D	3900	μ s	Duration of the impulsive noise that can be supported with a FER < 5% for ROBO modulation in differential mode.



Annex 2: Protocol Implementation Conformance Statement (PICS)

PICS related to performance (2/2)

Name	Value	Unit	Description
PHY_005_NOISE_DURATION_DBPSK	1500	μs	Duration of the impulsive noise that can be supported with a FER < 5% for DBPSK modulation in differential mode.
PHY_005_NOISE_DURATION_DQPSK	1100	μs	Duration of the impulsive noise that can be supported with a FER < 5% for DQPSK modulation in differential mode.
PHY_005_NOISE_DURATION_D8PSK	250	μs	Duration of the impulsive noise that can be supported with a FER < 5% for D8PSK modulation in differential mode.
PHY_005_NOISE_DURATION_ROBO_C	4000	μs	Duration of the impulsive noise that can be supported with a FER < 5% for ROBO modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_005_NOISE_DURATION_BPSK	2700	μs	Duration of the impulsive noise that can be supported with a FER < 5% for BPSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_005_NOISE_DURATION_QPSK	1700	μs	Duration of the impulsive noise that can be supported with a FER < 5% for QPSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_005_NOISE_DURATION_8PSK	1000	μs	Duration of the impulsive noise that can be supported with a FER < 5% for 8PSK modulation in coherent mode. Apply only if FEATURE_COHERENT_MODULATION is true.
PHY_007_SNR	-3.6	dB	Indicate the SNR level that can be supported by the DUT so PHY header (FCH) are correctly decoded (with less than 10% of loss)
PHY_008_SIGNAL_LEVEL	45	dBμV	Indicate the signal level of a frame that can be received correctly by the DUT (with FER<10%)
PHY_009_LQI_MIN_RANGE	40	-	Lower value of LQI to be tested during test PHY_009
PHY_009_LQI_MAX_RANGE	100	-	Higher value of LQI to be tested during test PHY_009
BOOTSTRAP_001_DURATION	67	ms	Duration needed for the DUT to reply to bootstrap messages EAP-PSK #1 and #3. Apply only if FEATURE_DEVICE_TYPE = PAN-Device
BOOTSTRAP_002_DURATION	n/a	ms	Duration needed for the DUT to reply to bootstrap messages joining, EAP-PSK #2 and #4. Apply only if FEATURE_EAP_SERVER is true
BOOTSTRAP_003_DURATION	71	ms	Duration needed for the DUT to relay bootstrap messages. Apply only if FEATURE_DEVICE_TYPE = PAN-Device
TONE_MAP_001_FER	0	%	The Frame Error Rate that can be expected when applying the tone-map configuration provided by the DUT
TONE_MAP_002_DATARATE_1	3400	bits/s	The data-rate that can be expected when applying the tone-map configuration provided by the DUT in situation #1
TONE_MAP_002_DATARATE_2	1700	bits/s	The data-rate that can be expected when applying the tone-map configuration provided by the DUT in situation #2
TONE_MAP_002_DATARATE_3	3200	bits/s	The data-rate that can be expected when applying the tone-map configuration provided by the DUT in situation #3
TONE_MAP_002_DATARATE_4	4000	bits/s	The data-rate that can be expected when applying the tone-map configuration provided by the DUT in situation #4
MESH_ROUTING_001_DURATION	122	ms	Duration needed for the DUT to relay short mesh routed data frames
MESH_ROUTING_002_DURATION	121	ms	Duration needed for the DUT to relay maximum size mesh routed data frames

Annex 3: Copy of test report cover sheet



G3-PLC Certification Test Report

Mikroelektronika

MEM600 HW:982312 FW: 5.0

LAN19AF0106

Ed.01

May 4, 2020

Page 1/45

G3-PLC
Alliance

G3-PLC Product Certification Test Report

Vendor Name Mikroelektronika A.D.

Model Name MEM600

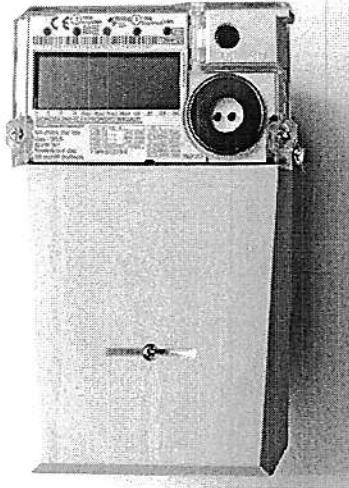
Serial N° 12000123

HW version 982312

FW version 5.0

Test Report # TR_LAN19AF0106 Ed.01
Date May 4, 2020

CONF Tests Specification	version 0.30.	03/12/2018
CONF Tests Suite	version 2.9.p1.	09/2019
IOT Tests Specification	version 0.13.	28/12/2018
IOT Tests Suite	version 2.6.p1.	09/2019
PERF Tests Specification	version 0.27.	05/03/2019
PERF Tests Suite	version 2.9.p1.	09/2019

Test Tool version 2.3
Tester Modem version 2.0
Certification Test Procedures version 1.14 21/09/2019Certification Profile A (CENELEC A)
Role Meter
Overall Verdict PASS

Initiation	Date	Description of modification	Ed.
Omar DIOUF	April 30, 2020	Creation	00
Omar DIOUF	May 4, 2020	LQI MIN RANGE PICS updated	01
Realised by	Checked by	Approved by	
Name	Vincent BUCHOUX	Thierry DOLIGEZ	
Date	May 4, 2020	May 4, 2020	
Sign			

The current report and the test results produced in this current are given for information only and must not be relied on by any third person for any reason.
This report contains an assessment of the apparatus carried out on samples submitted to the laboratory. The results in this report relate only to the items tested and were obtained in the period between the initial receipt of samples and the issue of the report. It should be noted that technical hardware or software modifications on the apparatus may impact the results reported in this document.



Annex 4: Additional details of the platform on which the product is based

Platform model name on which product is based:	SMG-EV51-A1-EV8000
Platform G3-PLC certificate number:	G3.2002.374.1.A4
Exact part number of all the chips running G3-PLC stack in the certified platform:	EV8000ILPT
What each part number runs: lower MAC (incl. CSMA/CA) or PHY or other parts of the stack:	PHY, MAC and 6LowPAN
Hardware version of this chip:	EV8000
Software version running on this chip:	5.0
Internal CPU frequency:	240 MHz